九州工業大学 ル州工業大学 次世代パワーエレクトロニクス研究センター 大学院工学研究院 ム体 電気電子工学研究系 教授 センター長 大なおおしていた。 郎

几州工業大学大学院工学研究院電気電子工学研究系教受九州工業大学大学院工学研究院電気電子工学研究系助教渡邉、晃彦江州工業大学、大学院工学研究院電気電子工学研究系





 はじめに 21世紀は電
21世紀はであ
30の最終ううされる
40の消みしたの
40の消みしたの
50%からに
450%を超され、
450%を認われての
41のの
4100%

削減のカギとなっている。今後さらに動 カ,照明,熱源,情報通信といった分野 での負荷の多様化と発電・蓄電設備の 分散化が進み,より広域での電力ネッ トワークの活用が重要になってくる。 パワーエレクトロニクスは電力の高効率 利用を可能にする技術であり,エアコン のインバータをはじめ,ハイブリッド自 動車のパワートレイン,風力発電や太陽 光発電のパワーコンディショナーに用い られている。また1000 km以上の距離 を送電できる高圧直流送電(HVDC) など電力ネットワークの構築にも欠か せない技術となっている(図1)。 パワーエレクトロニクスのキーコン

ハリーエレクトロークスのキーコン

ポーネントであるパワー半導体 (図2) は、電流-電圧を所定の目的に合わせて 変換する能力を有した電子デバイスで あり、その性能がパワーエレクトロニク スによる省エネルギー効果を大きく左 右する。このため、日本のみならず欧州 や米国で盛んに研究がすすめられてお り、2010年代に入ってアジアの新興国 も競争に加わってきている。厳しい競争 の中で,特に日本と欧州の製品は信頼性 の面で抜きんでており、インフラ系や自 動車などへの応用でしのぎを削ってい る。今後欧州に対する競争力を強化する ためには国内製品の高信頼化を可能に する技術の開発が必要である。本稿では 九州工業大学次世代パワーエレクトロ ニクス研究センターが中心となりパワー 半導体の高信頼化のために進めている 観測システムの開発について紹介する。

# 2 パワー半導体と信頼性の課題

デジタルLSIのロードマップであ るムーアの法則と同様に、Insulated Gate Bipolar Transistor (IGBT)をは じめとするパワー半導体はチップ面積 を縮小することで量産性を向上させ、省 エネルギー製品の普及に伴う莫大な需 要に応えてきた。図3は600-1200 V クラスIGBTの電流密度の推移を表して



図1 パワーエレクトロニクスおよびパワー半導体の応用

著者曰	备歴

【渡邉晃彦	5】(写真上)
1999年	九州工業大学大学院工学研究科博士後期課程
	電気工学専攻 単位取得退学
1999年	博士(工学)取得(九州工業大学)
1999年	松下電器産業株式会社 委託社員
	財団法人ファインセラミックスセンター 研究員
2003年	九州工業大学工学部 電気 教務職員
2007年	九州工業大学工学研究院電気電子工学研究系 助教
【大村一郎	阝(写真下)
1987年	大阪大学大学院 理学研究科 博士前期修了
1987年	株式会社東芝入社研究開発センター(当時総合
	研究所)入社
	高耐圧IGBTとパワー半導体の研究
1996~1	998年
	スイス連邦工科大学を員研究員
1999年	株式会社東芝セミコンダクター社
	高耐圧IGBT,次世代パワー半導体の開発・研究
2001年	スイス連邦工科大学(工学博士)
2008年	九州工業大学大学院工学研究院電気電子工学
	研究系教授就任

2012年 九州工業大学次世代パワーエレクトロニクス 研究センター センター長就任(兼任)

いる。30年間で1平方センチメートル当 たりの電流密度は飛躍的に伸びており、 近い将来500 A/cm<sup>2</sup>まで到達する。こ の値は、図4に示す一般大衆車型ハイブ リッド自動車や電気自動車に搭載される モータ駆動用のインバータ回路がIGBT チップ総面積10平方センチメートル以 下で実現できることを示しており, 圧倒 的な小型化と低コスト化が期待できる。 その一方でデバイス内部の電流密度や 電界が高くなり、 故障のリスクが高まっ てきている。量産性の向上と低故障率と いう,相反する要求を突き付けられ, パワー半導体の信頼性確保はますます 厳しくなってきている 1)。



パワー半導体 (電鉄用,鉄鋼用,風 図2 (a) 力発電用IGBT)



図2(b) パワー半導体 (IGBT) チップの例



図3 パワー半導体 (IGBT) の電流密度向上

# 3 リアルタイム・モニタリング による高信頼化の新しい流れ

パワー半導体の故障は①MP (Mission Profile) と呼ばれる印加ス トレス. ②チップやパッケージの構造. ③デバイス内に用いられる材料等の3 つの要因が関係している。これに対し, 信頼性を確保するために①過去の故障 から得られた知見の活用, ②加速試験 による故障の再現と故障率推定, ③FA (Failure Analysis) 等のオブザベー ションによる故障原因分析を駆使して 対策を施している2)。ところが先に述 べた様に、近年デバイス内の電流密度 や内部電界が高くなり、絶縁や配線構 造等の複雑化が進み、 今までの方法で は十分な信頼性の確保が非常に困難に なってきている。

リアルタイム・モニタリングは、故障 のトリガとなる現象を時間及び空間的 にミクロなレベルで観測するツールで



図2(c) パワー半導体 (IGBT) の実装例

Half-bridge boost Inverter for motor Inverter for gene Battery IGBT **Power Diode** Generator ICE Ring gea Carrier/Planetary gear Sun dear

図4 ハイブリッド自動車の回路構成例

ある。すなわち、デバイスの内部の構造 変化, 電流や電磁界, 温度分布などの 時間変化を高い空間分解能で取得する ものであり、故障に至るメカニズムを 可視化することを目的としている。例え ばFAに代表される今までの分析では、 故障が起きたデバイスを開封しスタ ティックに観察することにより故障要因 を探るのに対し、 リアルタイム・モニタ リングでは、故障に至る前に故障を引き 起こす可能性があるミクロな現象をダ イナミックに時系列観測する。

リアルタイム・モニタリングは、局所 的に加わるストレス等と故障を引き起こ すミクロな現象とを関連付けることによ り、図5に示すように、材料物性とデバ イス内部での劣化現象との関連性や、シ ミュレーションではモデル化できていな い現象の抽出で威力を発揮する。材料 開発への明確なスペックの提示と新し い評価方法の提案,高精度なシミュレー

> ションモデルの開発への道 を開くものである。

# 4 リアルタイム・モ ニタリングシステムの 開発

パワー半導体の内部で 起こる故障現象を時系列 で可視化するシステムを 紹介する。

### 4.1 リアルタイム故障モニタリング<sup>3,4)</sup>

パワー半導体モジュールの大電流ス トレスによる故障を高精度に可視化す るツールであり、モジュールの故障メカ ニズムをミクロなレベルで解析する。

# システム構成

①走査型超音波探傷装置をベースに、②500 Aパワーストレス用電源、③冷却装置(水冷)、④温度計測系、⑤全体制御機能用GUIプログラム(LabVIEW)より構成される(図6)。
超音波探傷装置は反射エコーの時間

差から、デバイス内の各レイヤーの状態 を同時に画像化することができる装置で ある。特に、超音波の進行経路にボイド や剥離があるとクリアに観察できる。こ のような超音波探傷の特性は積層構造 を持つパワー半導体内で故障の原因とな るボイドやクラック、剥離を強力に検出 できるので、一般に出荷前検査などで用 いられている。本システムはパワー半導 体に加速試験である通電パワーサイクル 試験<sup>5)</sup>を行いながら、同時に超音波探傷 装置により内部構造の変化をモニタリン



#### 図5 リアルタイム・モニタリングをベースとしたパワー半導体の 高信頼化



図6 リアルタイム故障モニタリングシステム

グするものである。空 間分解能はµmレベル, 走査スピードは,小さい パッケージのデバイス で数秒,大きなもので 1分~数分に一枚画像 を取得することができ る。得られたデータは画 像処理により様々なイ ンデックスに分解され 数値化される。

パワーサイクル試験 では強力な電源でパ ワーストレスを与える と同時に急速に冷却す る必要があるが,ここ でも超音波探傷の特長 が生かされている。超 音波探傷では超音波伝達の媒体として 水を用いているが、その水を冷媒とし ても活用できる点がシステム構成上の 大きなメリットになっている。

# 適用例

パワーサイクル (500 A) 試験下の IGBTモジュール内部のリアルタイムモ ニタリングを行った (図7)。超音波は ベースプレート側 (裏側)から入射し ている。欠陥 "A"の様にストレス印加 前から存在するボイド等に対し,矢印 "B" "C"で示した画像変化はパワー サイクルの過程で発生している。画像 による解析からボンディングワイヤ接 合部分の局所的な発熱により,はんだ 接合層に劣化が起きていることがわか る。本システムの開発により故障原因 の発生位置や発生時期および進行を時 系列で捉えることが可能になった。

# **4.2** リアルタイム高速温度モニタリ ング<sup>6.7)</sup>

パワー半導体の故障を引き起こす大 電流通電では、チップ内部温度はµ秒で 数百℃上昇する。本システムは、デバ イス断面の温度変化をµ秒レベルで捉 えアニメーション化することを目的と している。

# システム構成

①高速赤外線センサとカセグレン光
学系による微小領域(~50 µm)の高



図7 リアルタイム故障モニタリングシステムにより得られた時系列画像

速赤外線検出 (<1 μs), ②サンプル 上の評価領域を確認するための可視光 CCD顕微鏡, ③フォーカシング用レー ザ変位計, ④パワー回路, ⑤XYZ高精 度三軸ロボットで構成される。サンプル のセッティング後は, すべてLabVIEW のGUI上でマウス操作のみで行う。

# 適用例

パワーダイオードをスイッチングし た時のデバイス内の温度分布変化の観 察例を図8に示す。赤外線センサで測 定した温度分布画像は、観察領域の光 学写真に重畳して出力される。大電流



#### 図8 リアルタイム高速温度モニタリングシステムにより得られた 時系列画像



図9 リアルタイム電流分布モニタリングシステムにより得られた時 系列画像

をデバイスに与えた時の急峻な温度変 化を画像として捉えている。デバイス の赤外線による温度分布測定では,異 なる材料での赤外線放射率の違いを考 慮した補正が必要であり,正確な温度 分布を得るための補正方法についても 研究を行っている<sup>8)</sup>。

4.3 リアルタイム電流分布モニタリ ング<sup>9)</sup>

パワー半導体の主要な故障原因であ る、電流集中現象を高速に観測する。電 流分布は配線の変更などに影響を受け るが、本システムはデバイス構成に変

> 更を加えずに電流集中 現象を可視化すること を目的としている。 システム構成

 ①開発した超小型 磁界センサ(1.5 mm
角)、②パワー半導体 をスイッチングするパ ワー回路およびゲート 駆動回路、③ボンディ ングワイヤの高さや形 状を3D情報として取 得するレーザ変位計、
④XYZ回転の四軸ロ ボットより構成され る。上記はLabVIEW上 で操作し、データも画 像化する。

専用に開発した超小 型磁界センサによりチッ プに流れる電流分布の 可視化を可能とした。開 発した超小型磁界セン サは、1.5 mm×1.5 mm のコイルをプリント基板 の技術を用いてポリイ ミドフィルム上に形成し たもので、電流により 発生する磁界を検出し 画像化する。

### 適用例

IGBTチップ上のボンディングワイヤ 近傍の磁束を計測することで、チップ 電流分布を可視化した(図9)。レー ザ変位計で表面形状を測定したデータ から正確な電流センサのスキャンコー スを割り出し、チップ全体の電流分布 の推定が可能となった。本技術はIGBT モジュール製品出荷前の検査装置<sup>10)</sup>や 埋込み型センサ<sup>11)</sup>などへの応用に展開 している。

# 5 まとめ

高効率電力利用のキー技術であるパ ワー半導体は、現在ではおびただしい 数が社会に導入されている。その一方 でチップの電流密度や内部電界が高く なり信頼性の確保が非常に困難になっ てきている。今回紹介したリアルタイ ムモニタリング技術は、故障に至るメカ ニズムを時間及び空間的にミクロなレ ベルで可視化する。本技術は新たな故 障解析技術としてパワーデバイスの高 信頼化に向けた材料研究やシミュレー ションの高度化に道を開くものである。

### 文 献

- Z. Shen, I. Omura, Proceedings of the IEEE 95 (4), pp. 778-789, (2007)
- N. Seliger, E. Wolfgang, G. Lefranc, H. Berg, T. Licht, Microelectronics Reliability 42, pp. 1597– 1604, (2002)
- A. Watanabe, M. Tsukuda, I. Omura, Proc. of 26th International Symposium on Power Semiconductor Devices and IC's (ISPSD), pp. 338-341, (2014)
- 4) A. Watanabe, M. Tsukuda, I. Omura, Microelectronics Reliability 53, pp.1692-1696 (2013)
- J. Lutz, H. Schlangenotto, U. Scheuermann, R. D. Doncker, "Semiconductor Power Devices", Springer, (2011)
- 中道略,藤本宏海,大村一郎,電気学会電子デバイス /半導体電力変換合同研究会,EDD-10-116,SPC-10-173,(2010)
- 7)藤本宏海,中道聡大村一郎,電気学会電子デバイス /半導体電力変換合同研究会,EDD-11-068,SPC-11-160,(2011)
- N. Hirata, A. Watanabe, I. Omura, Extended abstracts of the 2014 International Conference on Solid State Devices and Materials, pp. 1016-1017, (2014)
- H. Shiratsuchi, K. Matsushita, I. Omura, Microelectronics Reliability 53, pp. 1409–1412, (2013)
- M. Tsukuda, S. Okoda, R. Noda, K. Tashiro, I. Omura, Proc. of 8th International Conference on Integrated Power Systems (CIPS) , pp.1–6, (2014)
- 山口治之、附田正則、渡邉晃彦、大村一郎、電気学会 電子デバイス/半導体電力変換合同研究会、EDD-14-067、SPC-14-129、(2014)